Министерство образования Республики Беларусь

Учреждение образования

БЕЛОРУССКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ

ИНФОРМАТИКИ И РАДИОЭЛЕКТРОНИКИ

Факультет компьютерных систем и сетей

Кафедра электронных вычислительных машин

К ЗАЩИТЕ ДОПУСТИТЬ

Зав. каф. ЭВМ

\_\_\_\_\_\_\_\_\_\_ Р. Х. Садыхов

ПОЯСНИТЕЛЬНАЯ ЗАПИСКА

к дипломному проекту

на тему

ПРОГРАММНЫЙ МОДУЛЬ ДЛЯ РЕАЛИЗАЦИИ ХААРОВСКОГО КЛАССИФИКАТОРА НА ПАРАЛЛЕЛЬНОЙ АРХИТЕКТУРЕ GPU

БГУИР ДП 1–40 02 01 01 062 ПЗ

Студент Д. Ю. Перцев

Руководитель А. А. Уваров

Консультанты:

от кафедры ЭВМ А. А. Уваров

по экономической части Т. Е. Наганова

по энергосбережению М. М. Бражников

Нормоконтролер А. А. Петровский

Рецензент:

МИНСК 2010